



Headline/Title Needed Here!

Future Electronics e NXP sono lieti di invitarvi al seminario sulla nuova famiglia di processori i.MX RT 105x di NXP. Il seminario comprende anche esercitazioni (hands-on) che permetteranno di approfondire, da un punto di vista pratico diversi aspetti caratteristici di questa nuova famiglia. I processori i.MX RT 105x sono basati sul core Cortex M7 che garantisce un livello di prestazioni real time molto elevato, non includono però la memoria flash e questo permette di ottenere un elevato livello di flessibilità nell'implementazione assieme a un costo sicuramente molto interessante.

I seminari si svolgeranno nei seguenti luoghi e date (esclusivamente in Italiano):

15 MAGGIO

Future Electronics
Via fosse ardeatine 4
Cinisello Balsamo (MI)

16 MAGGIO

Future Electronics
Via Camillo Ronzani 39
Casalecchio di Reno

15 MAGGIO

Future Electronics
Via fosse ardeatine 4
Cinisello Balsamo (MI)

ISCRIVERSI


**Ai partecipanti 50% di sconto
sull' acquisto della board**

AGENDA

9:00	Registrazione
9:30	Introduzione alla nuova famiglia di processori i.MX RT105x
9:45	Architettura di i.MX RT 105x: CPU e memorie e periferiche principali
10:15	Lab 1HW/SW Tools eseguire e debuggare un'applicazione nelle diverse memorie
10:45	Coffee break
10:30	Memory management: EMC/SEMC, FlexRam (TCM/OCRAM), FlexSPI, SDRAM, SD/MMC
11:00	Power management: low power mode and clock management
12:30	Pranzo
13:30	i.MX RT e le risorse per il multimedia; l'acceleratore grafico PXP
14:00	Lab 2 La grafica con i.MX RT
	<ul style="list-style-type: none"> • Gestire un immagine in SDRAM • Come configurare l'acceleratore PXP
15:00	Coffee break
15:15	Le risorse di i.MX RT per la security
15:45	Lab 3 Security
	<ul style="list-style-type: none"> • High assurance boot (HAB) • Esecuzione di un'applicazione criptata nella flash esterna
16:30	Conclusione del seminario

REQUISITI: Computer portatile con tools preinstallati. (Verranno fornite tutte le informazioni alla conferma dell'iscrizione).

~~COME ISCRIVERSI~~

I seminari sono a numero chiuso e per partecipare è necessario iscriversi al sito: ~~(Web site address)~~  informazioni potete rivolgervi a marco.sacchi@futureelectronics.com

